

DETECTOR DIGITAL DE DESCARGAS

PARCIALES LDD-6



Este detector de descargas parciales (DPs) ha sido diseñado para efectuar mediciones tipo standard según la norma IEC 60270. Su desarrollo se ha llevado a cabo en base a una dilatada experiencia dentro de la extensa técnica sobre la medición de DPs. El principal campo de aplicaciones de este aparato son los ensayos de calidad en equipos de alta tensión (AT) con DPs en laboratorio e in situ. También se utiliza en el campo de la enseñanza y para estudios básicos sobre DPs.

En base al ancho abanico de detección y procesamiento digital de la DPs, la consecución de los pulsos con alta resolución y su medición en alta sensibilidad constituye sólo una de las propiedades de este aparato, el cual debido a su diseño compacto es muy fácil de manejar. El software del ordenador integrado con sistema operativo Windows-NT permite la medida, registro, presentación y análisis de las DPs en representaciones diversas, tales como los diagramas q-u y presentaciones en 3D. El emisor de informes incorporado permite generar informes sencillos, en los que de forma automática se incluyen los datos medidos que sirven como certificado de ensayo de calidad.

La opción adicional de reducción de ruido en el LDD-6, permite su aplicación tanto en laboratorios bien apantallados como in situ y en instalaciones de ensayo no apantalladas bajo condiciones de ruido ambiental. Mediante el Hardware adicional en un canal con función barrera se puede suprimir el ruido por interferencias externas. Dicho canal supresor de ruido lleva un amplificador controlado por Software que consigue un amplio rango dinámico.

Hardware del detector interno de DPs

• detección de DPs sobre 50 Ω	> 1pC
• rangos de medida de DPs (en AUTO-rango)	100.000 pC
• preamplificador de banda ancha, banda de frecuencia sobre 50 Ω	20 kHz... 20 MHz.
• límite superior de la frecuencia en el amplificador de banda ancha	> 20 MHz
• procesador de pulsos de banda ancha: banda de frecuencia	100 kHz – 500 kHz
• ancho de banda.	400kHz
• resolución del convertidor AVD	12 bits
• secuencia de repetición de pulsos (error superpuesto < 10%)	100 kHz
• resolución pulsatoria máx.	100 kHz
• doble resolución pulsatoria (error positivo superpuesto < 30%)	> 2 μ s

Módulo de Hardware: GATING UNIT GU

- modulo para el sistema de medida de DPs, LDD-6 PD
- hardware real gating
- un canal de entrada de ruido, equipado con un amplificador controlado por software con un rango dinámico ajustable entre 0 ... 80 dB
- 1 sensor inductivo L110/55, 1 sensor inductivo L40/20, 1 sensor capacitivo C70
- 1 cable BNC, longitud 5 m

Otros equipos de Hardware

- medición, registro, guarda, presentación y análisis de los pulsos de DPs soportada por PC
- Hardware del micro-ordenador incluido
 - mínimo Pentium 266 MHz CPU, 64 Mbytes de RAM
 - matriz activa a color (TFT) pantalla SVGA de 8,4" 800X600 pixels
 - disco duro con un mínimo de 4 Gbytes, super-floppydisk con 120 Mbytes
 - unidad interna para CD-ROM
 - interface paralela

Equipamiento del Software

- software standard del sistema para la medida y evaluación de DPs
- sistema operativo WindowsNT 4.0
- medición y análisis de DPs, con presentación de la tensión del ensayo (si está conectada)
- calibración automática
- reposición de los eventos de DPs guardados, análisis de DPs resuelto por fase
- representaciones de 2D resueltas por fase, diagrama q-u
- representaciones en 3D de los eventos DPs

Generador de protocolos

- generador de protocolos creador de informes de ensayos simples (incluye medidas y gestiona los datos específicos al objeto bajo ensayo, introducidos por el usuario)
- modelos de evaluación de protocolos e informes seleccionables
- control automático del modelo en el programa de software del LDD-6
- disposición automática de valores en el informe del ensayo realizado
- el informe se puede imprimir si hay una impresora conectada

Nos reservamos el derecho a modificaciones sin previo aviso